

Systeme II

7. Die Datensicherungsschicht (Teil 3)

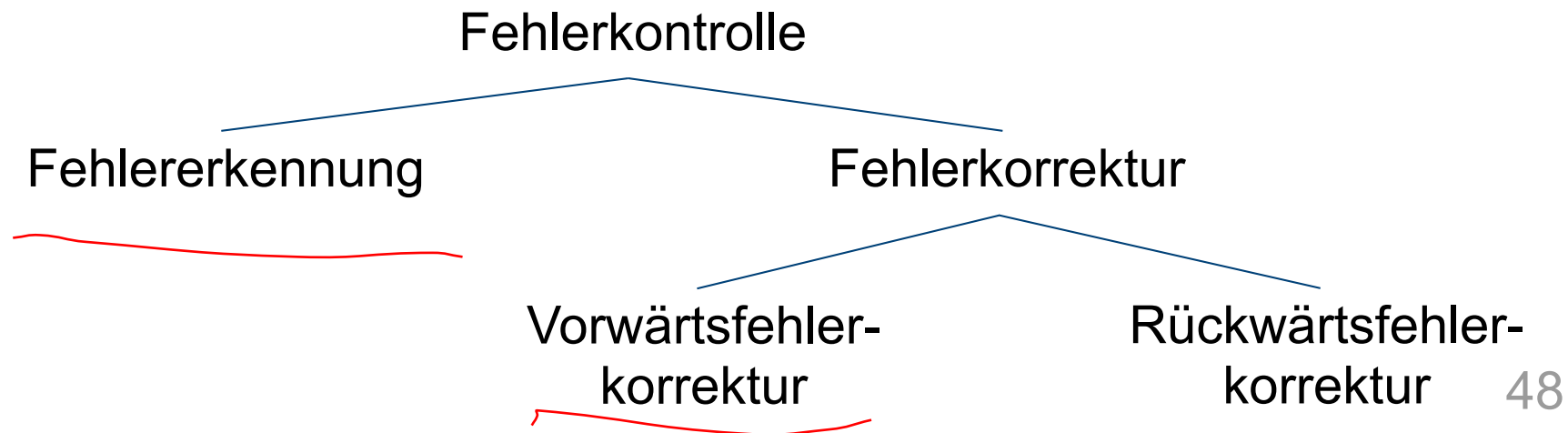
Thomas Janson[°], Kristof Van Laerhoven*, Christian
Ortolf[°]

Folien: Christian Schindelbauer[°]

Technische Fakultät

[°]: Rechnernetze und Telematik, *: Eingebettete Systeme

- Zumeist gefordert von der Vermittlungsschicht
 - Mit Hilfe der Frames
- Fehlererkennung
 - Gibt es fehlerhaft übertragene Bits?
- Fehlerkorrektur
 - Behebung von Bitfehlern
 - Rückwärtsfehlerkorrektur (Backward Error Correction)
 - Nach Erkennen eines Fehlers, wird durch weitere Kommunikation der Fehler behoben
 - Vorwärtsfehlerkorrektur (Forward Error Correction)
 - Verwendung von redundanter Kodierung, die es ermöglicht Fehler ohne zusätzliche Übertragungen zu beheben



- effiziente Fehlererkennung mit zyklischer Redundanzprüfung (Cyclic Redundancy Check, CRC)
- praktisch häufig verwendeter Code
 - hoher Fehlererkennungsrate
 - effizient in Hardware umsetzbar
- Erstellung eines Prüfwerts (CRC-Wert) für jeden Datenblock
 - neben Fehlererkennung auch Korrektur möglich
- beruht auf Polynomarithmetik im Restklassenring Z_2
 - Zeichenketten sind Polynome
 - Bits sind Koeffizienten des Polynoms
- Beispiel:

Zeichenkette: 1 0 1 0

Polynom: $1 \cdot x^3 + 0 \cdot x^2 + 1 \cdot x + 0$

- Rechnen modulo 2:
- Regeln:
 - Addition modulo 2 = Xor = Subtraktion modulo 2
 - Multiplikation modulo 2 = And

| A | B | A + B |
|---|---|-------|
| 0 | 0 | 0 |
| 0 | 1 | 1 |
| 1 | 0 | 1 |
| 1 | 1 | 0 |

↔

| A | B | A - B |
|---|---|-------|
| 0 | 0 | 0 |
| 0 | 1 | 1 |
| 1 | 0 | 1 |
| 1 | 1 | 0 |

↔

| A | B | A + B |
|---|---|------------------|
| 0 | 0 | 0 |
| 0 | 1 | 0 |
| 1 | 0 | 0 |
| 1 | 1 | 1 |

and

$0 + 0 \text{ mod } 2 = 0$
 $0 + 1 \text{ mod } 2 = 1$
 $1 + 0 \text{ mod } 2 = 1$
 $1 + 1 \text{ mod } 2 = 0$

- Beispiel: $0 + (1 \cdot 0) + 1 + (1 \cdot 1) = 0$

$\underbrace{1 \cdot 0}_0 + 1 + \underbrace{(1 \cdot 1)}_1 = 0$

$1 \oplus 1 = 0$
 $0 \oplus 1 = 1$

- Betrachte Polynome über den Restklassenring \mathbb{Z}_2

- $p(x) = \underline{a_n x^n} + \dots + a_1 x^1 + a_0$

- Koeffizienten a_i und Variable x sind aus $\underline{\in \{0,1\}}$

- Berechnung erfolgt modulo 2

- Addition, Subtraktion, Multiplikation, Division von Polynomen wie gehabt

$$\begin{array}{r}
 \overset{3}{x^3} + \overset{0}{x^0} \\
 1000 \\
 + 0001 \\
 \hline
 1001
 \end{array}$$

$$\begin{array}{r}
 x^3 \\
 + \\
 \hline
 0
 \end{array}$$

$$\begin{array}{r}
 x + x = 1x + 1x = (1+1)x = 0 \\
 (x+1)(x+1) = x^2 + \underbrace{x+x} + 1 = x^2 + 1
 \end{array}$$

$$\begin{array}{r}
 x^2 + 1 : (x+1) = x + 1 \text{ Rest } 0 \\
 \underline{x^2 + x} \\
 + x + 1 \\
 \underline{ + x} \\
 1 \\
 \underline{1} \\
 0
 \end{array}$$

$0110 \quad n=3$
 $\underline{0} \cdot x^3 + \underline{1} x^2 + \underline{1} \cdot x + \underline{0}$

- Idee:
 - Betrachte Bitstring der Länge n als Variablen eines Polynoms

▪ Bit string: $b_n b_{n-1} \dots b_1 b_0$

Polynom: $b_n x^n + \dots + b_1 x^1 + b_0$

- Bitstring mit (n+1) Bits entspricht Polynom des Grads n

▪ Beispiel

- $A \text{ xor } B = A(x) + B(x)$

- Wenn man A um k Stellen nach links verschiebt, entspricht das

• $B(x) = A(x) x^k$

$A = 100 \quad A(x) = x^2 \quad A(x) \cdot x^2 = x^4$

▪ Mit diesem Isomorphismus kann man Bitstrings dividieren

$$\begin{array}{r}
 1011 \\
 0010 \\
 \hline
 1001
 \end{array}
 \quad \Bigg| \quad
 \begin{array}{r}
 x^3 + x + 1 \\
 \hline
 x^3 + x + 1
 \end{array}$$

Polynomarithmetik: Multiplikation von Polynomen

$$\begin{array}{r}
 \cdot \\
 \\
 \\
 \\
 \\
 \\
 \hline
 10111001111
 \end{array}$$

$x^5 \quad x^3 \quad x^0$

Polynome zur Erzeugung von Redundanz: CRC

- Definiere ein Generatorpolynom $G(x)$ mit Grad g
 - Dem Empfänger und Sender bekannt
 - Wir erzeugen g redundante Bits
- Gegeben:
 - Frame (Nachricht) M , als Polynom $M(x)$
- Sender
 - berechne den Rest der Division

$$\underline{r(x)} = \underline{x^g M(x)} \bmod G(x) = 11$$
 - übertrage $T(x) = x^g M(x) + r(x)$
 - beachte: $x^g M(x) + r(x)$ ist ein Vielfaches von $G(x)$
- Empfänger
 - empfängt $m(x)$
 - berechnet den Rest: $m(x) \bmod G(x)$

$$T(x) \bmod G(x) = 0$$

$$x^2 \quad x^1 \quad x^0$$

$$G = 111 \quad g = 2$$

$$M = 1000, M(x) = x^3$$

$$x^g \cdot M(x) = x^5$$

$$\underline{100000}$$

$$\begin{array}{r} 100000 : 111 = 1000 \\ \underline{111000} \\ 1000 \end{array}$$

$$\begin{array}{r} 1000 \\ \underline{11100} \\ 100 \\ \underline{111} \\ 11 \end{array}$$

$$\begin{array}{r} 1000 \\ \underline{10} \\ 1101 \\ \text{Resd } 11 \end{array}$$

$$T(x) = 100011$$

CRC Übertragung und Empfang

- Keine Fehler:

- T(x) wird korrekt empfangen

$$T(x) \bmod G(x) = 0$$

- Bitfehler: T(x) hat veränderte Bits

- Äquivalent zur Addition eines Fehlerpolynoms E(x)
- Beim Empfänger kommt T(x) + E(x) an

$$T: 100011$$

$$E: 010000 \oplus$$

- Empfänger

- Empfangen: m(x)

- Berechnet Rest m(x) mod G(x) = 0

- kein Fehler: m(x) = T(x),

- dann ist der Rest 0

- mit Bitfehlern:

$$\begin{aligned} & \underline{m(x)} \bmod G(x) \\ &= \underline{(T(x) + E(x))} \bmod G(x) \\ &= \underbrace{T(x) \bmod G(x)}_{= 0} + \underbrace{E(x) \bmod G(x)}_{\text{Fehlerindikator}} \end{aligned}$$

$$\begin{aligned} & \uparrow \\ m: 110011 \\ & \uparrow \end{aligned}$$

$$\begin{array}{r} G(x) = x^2 \\ \hline x^3 + x^2 + x + 1 \\ \hline x^2 + x + 1 \\ \hline x + 1 \end{array}$$

$$0 \cdot G(x), 1 \cdot G(x), x \cdot G(x), (x+1)G(x)$$

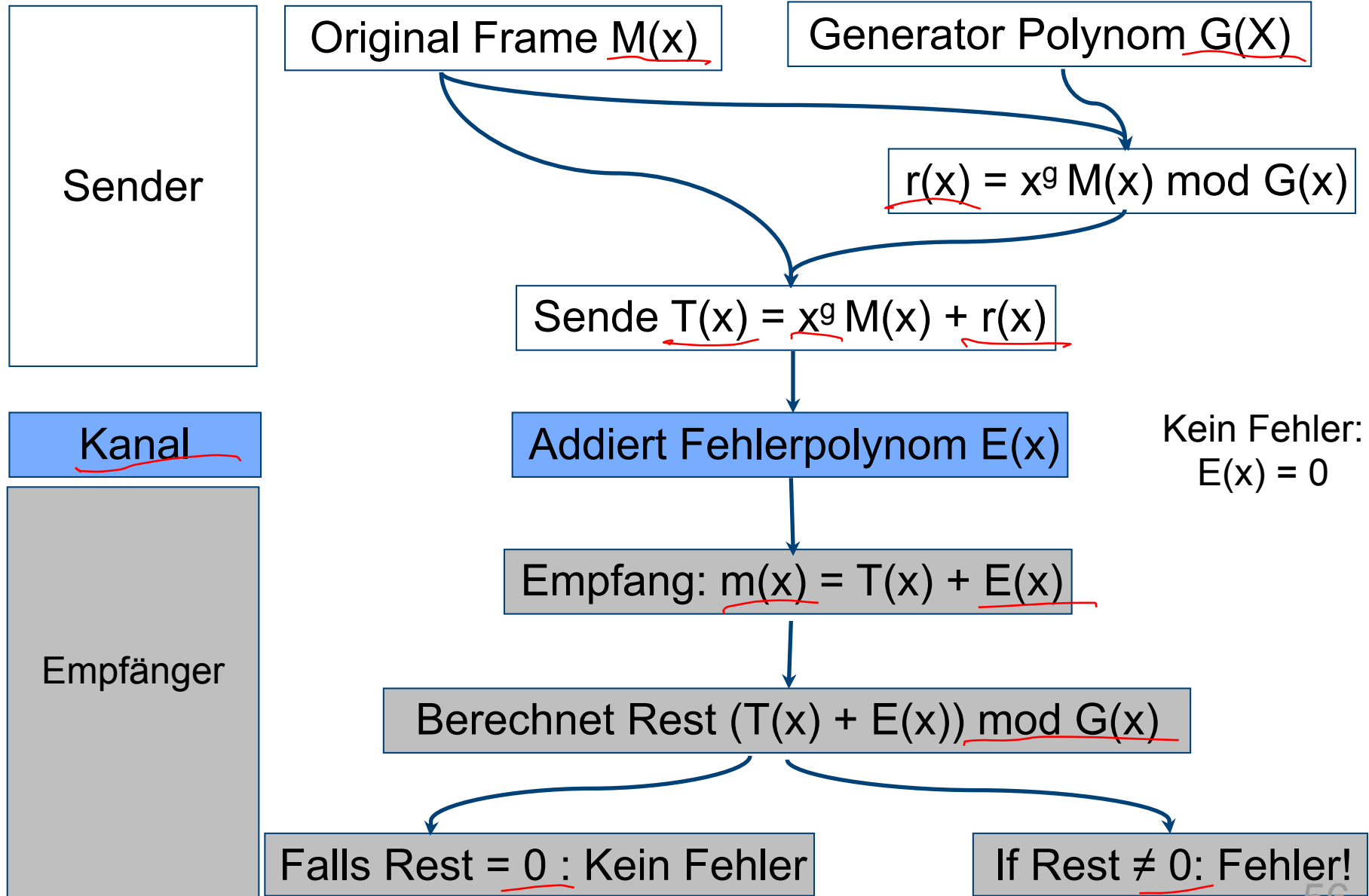
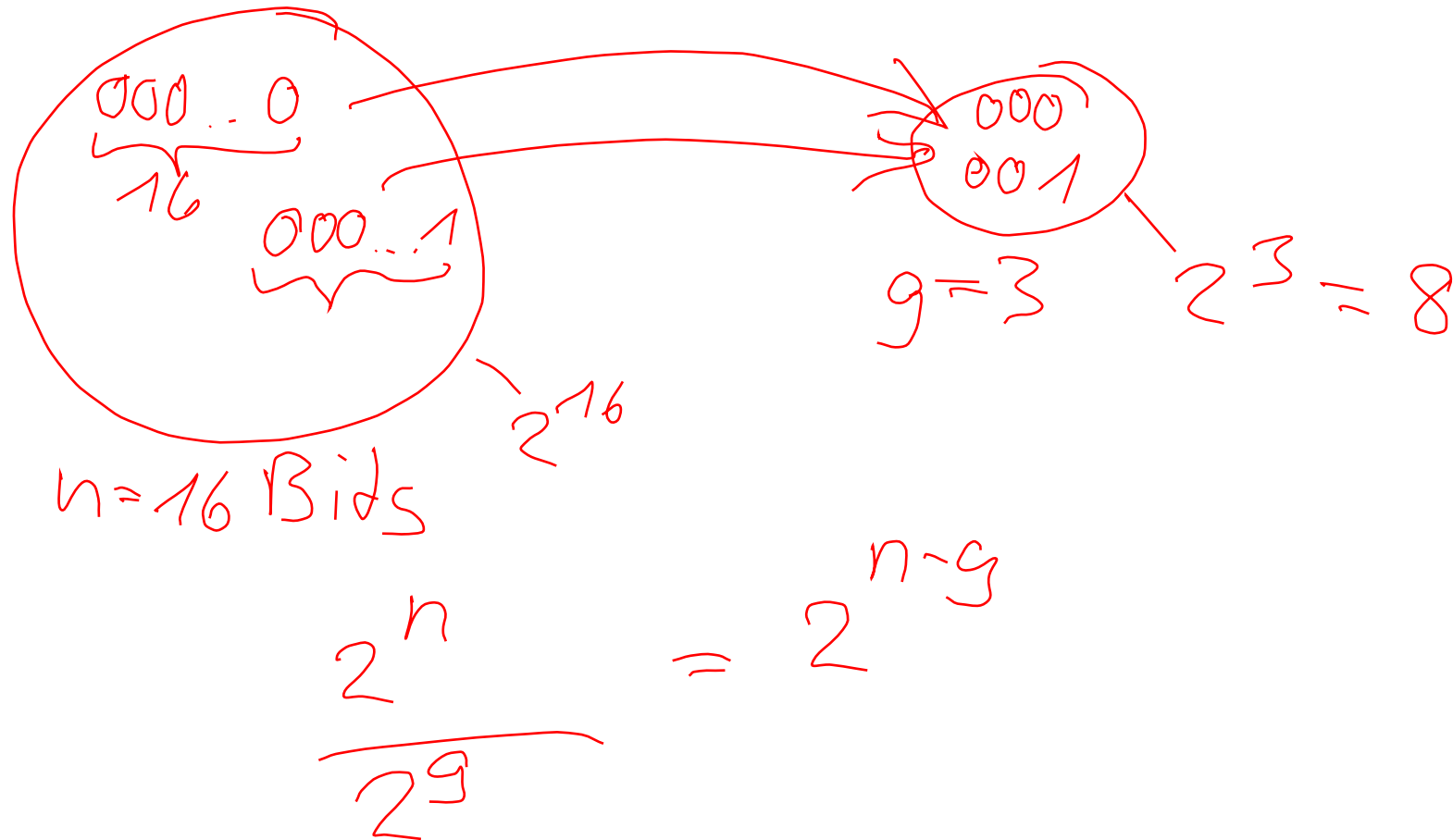


Abbildung Daten auf CRC



Der Generator bestimmt die CRC-Eigenschaften

- Bit-Fehler werden nur übersehen, falls $E(x)$ ein Vielfaches von $G(x)$ ist
- Die Wahl von $G(x)$ ist trickreich:
- Einzel-Bit-Fehler: $E(x) = x^i$ für Fehler an Position i
 - falls $G(x)$ mindestens zwei Summenterme hat, dann ist $E(x)$ kein Vielfaches von $G(x)$ ist
- Zwei-Bit-Fehler: $E(x) = x^i + x^j = x^j(x^{i-j} + 1)$ für $i > j$
 - $G(x)$ darf nicht $(x^k + 1)$ teilen für alle k bis zur maximalen Frame-Länge
- Ungerade Anzahl von Fehlern: Trick $G = 11$ $E = 11001010 : 11 = 10000000$
 - $E(x)$ hat nicht $(x+1)$ als Faktor
 - Gute Idee (?): Wähle $(x+1)$ als Faktor von $G(x)$
 - Dann ist $E(x)$ kein Vielfaches von $G(x)$
- Bei guter Wahl von $G(x)$:
 - kann jede Folge von r Fehlern erfolgreich erkannt werden
- Häufig:
 - $G(x)$ wird als irreduzibles Polynom gewählt, dass heißt es ist kein Vielfache eines anderen (kleineren) Polynoms

$$\begin{array}{r} 10110011 \\ 100000 \\ \hline 10110011 \end{array} = x^4$$

$$x = G(x)$$

$$E(x) = x^4 \bmod G(x) = 0$$

$$G(x) = \sum x^i, x^2, x^3, x^4$$

$$G(x) = x^3 + x^2$$

$$\begin{array}{r} 11001010 : 11 = 10000000 \\ \underline{11000000} \\ 1010 \\ \underline{1100} \\ 110 \\ \underline{110} \\ 0 \end{array}$$

$$\begin{array}{r} 10000000 \\ + 100 \\ + 10 \\ \hline 10000110 \\ \text{Resid } 0 \end{array}$$

CRC Übertragung: Bit zuviel

$$\overbrace{101101}^b \quad \overbrace{101110}^a = a + b \cdot x^n, \quad n=6$$

\uparrow
 0

$$T(x) = \underbrace{a + b \cdot x^n}_{\text{CRC}} \bmod G(x) = 0$$

mit Fehler: $m(x) = a + b \cdot x^{n+1} + \underline{0 \cdot x^n}$

$$a + b \cdot x^{n+1} \bmod G(x) \neq 0$$

$$- a + b \cdot x^n$$

$$\frac{b \cdot (x^{n+1} + x^n)}{\text{Faktor}} \bmod G(x) \neq 0$$

Faktor

- Verwendetes irreduzibles Polynom gemäß IEEE 802:

$$- x^{32} + x^{23} + x^{16} + x^{12} + x^{11} + x^{10} + x^8 + x^7 + x^5 + x^4 + x^2 + x + 1$$

- Achtung:

1000000010000001000111011011011

- Fehler sind immer noch möglich
- Insbesondere wenn der Bitfehler ein Vielfaches von $G(x)$ ist.

- Implementation:

- Für jedes Polynom x^i wird $r(x,i) = x^i \bmod G(x)$ berechnet
- Ergebnis von $B(x) \bmod G(x)$ ergibt sich aus
- $b_0 r(x,0) + b_1 r(x,1) + b_2 r(x,2) + \dots + b_{k-1} r(x,k-1)$
- Einfache Xor-Operation

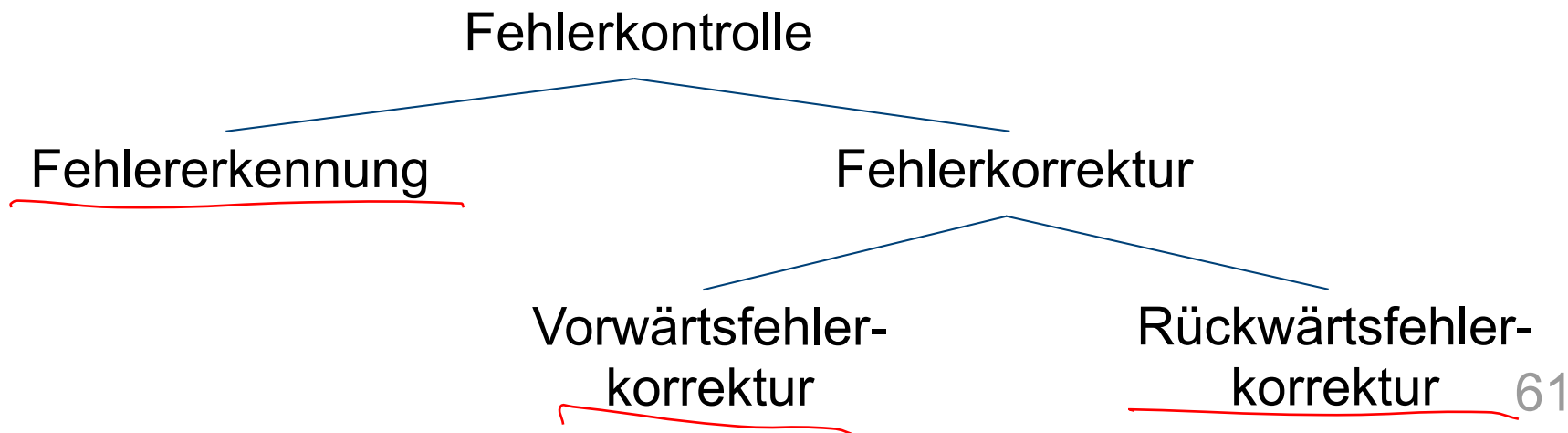
Daten $b_{k-1} \dots b_2 b_1 b_0$

$$b_{k-1} x^{k-1} + \dots + b_2 x^2 + b_1 x + b_0 \bmod G(x)$$

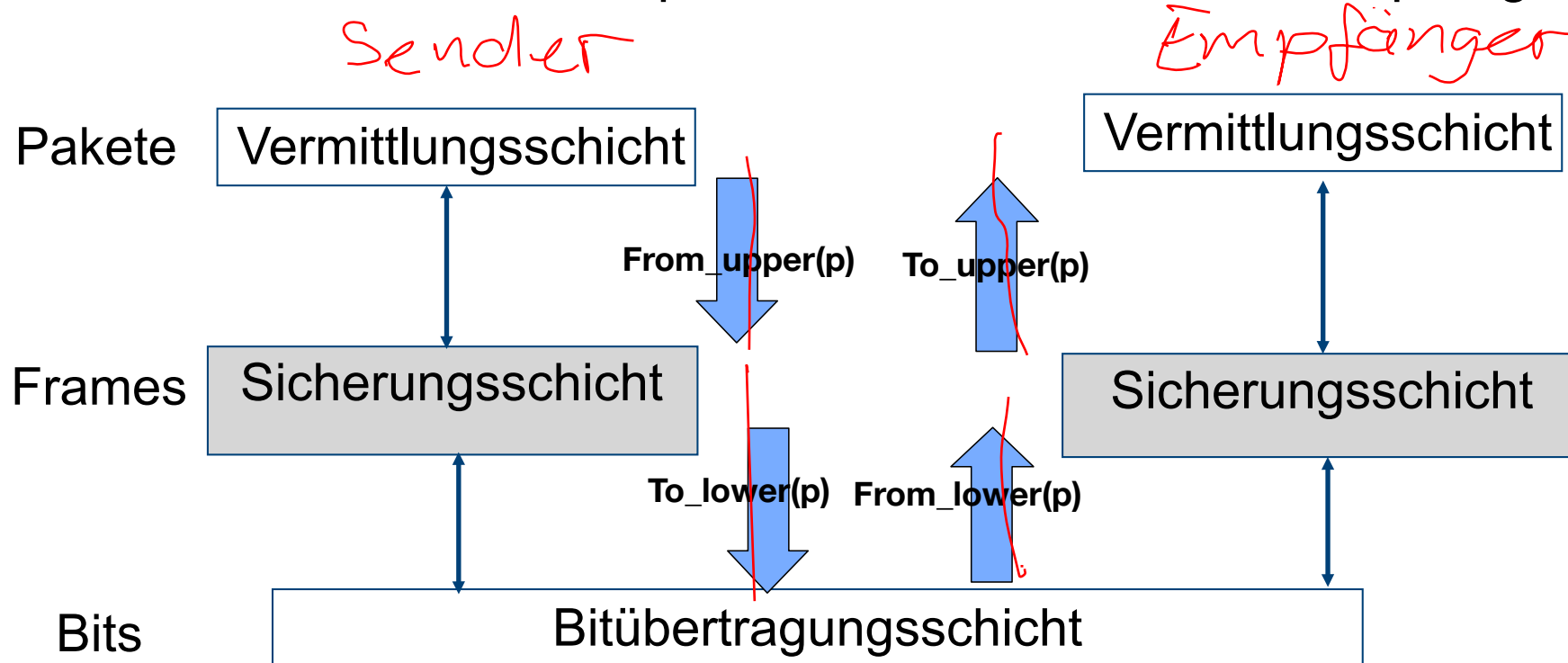
$$a = b \bmod m, c = d \bmod m \Rightarrow a + c = b + d \bmod m$$

$$(b_{k-1} x^{k-1} \bmod G) \oplus \dots \oplus (b_2 x^2 \bmod G) \oplus (b_1 \dots \dots \dots) \quad 60$$

- Zumeist gefordert von der Vermittlungsschicht
 - Mit Hilfe der Frames
- Fehlererkennung
 - Gibt es fehlerhaft übertragene Bits?
- Fehlerkorrektur
 - Behebung von Bitfehlern
 - Vorwärtsfehlerkorrektur (Forward Error Correction)
 - Verwendung von redundanter Kodierung, die es ermöglicht Fehler ohne zusätzliche Übertragungen zu beheben
 - Rückwärtsfehlerkorrektur (Backward Error Correction)
 - Nach Erkennen eines Fehlers, wird durch weitere Kommunikation der Fehler behoben



- Bei Fehlererkennung muss das Frame nochmal geschickt werden
- Wie ist das Zusammenspiel zwischen Sender und Empfänger?

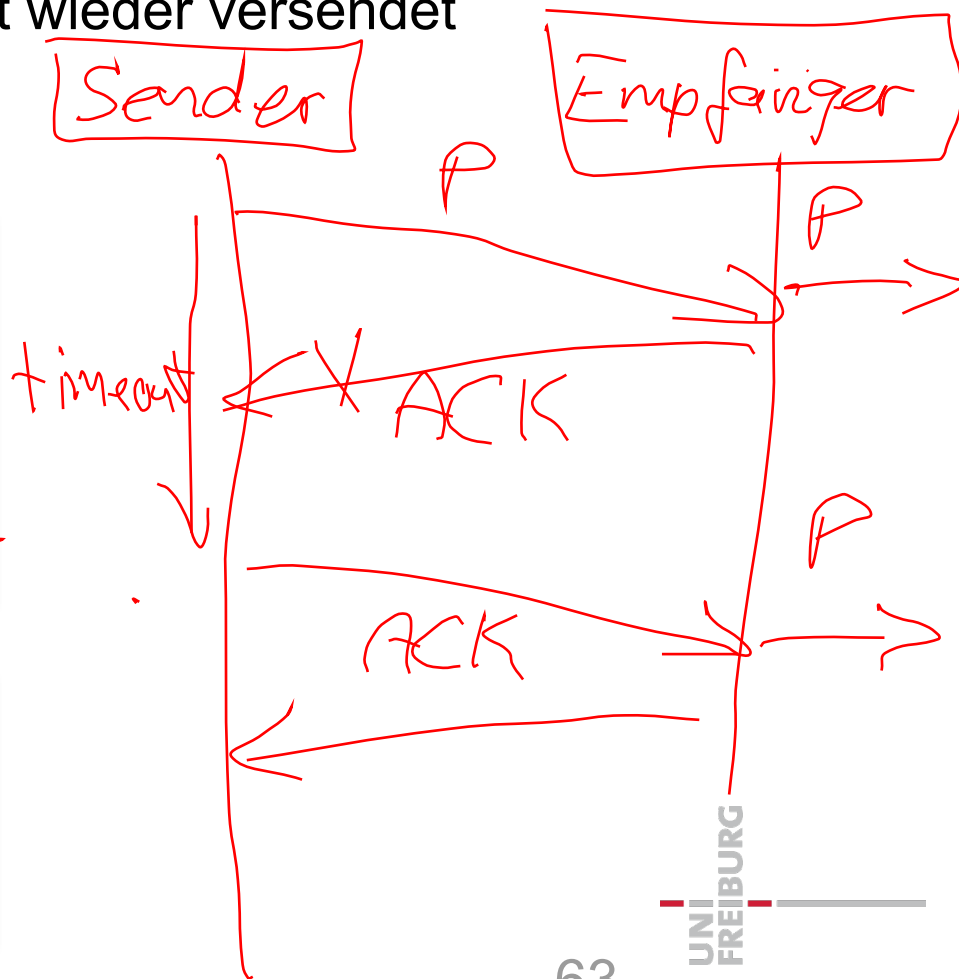
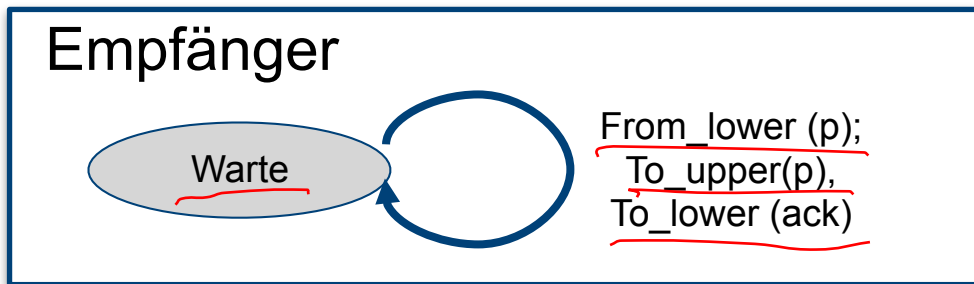
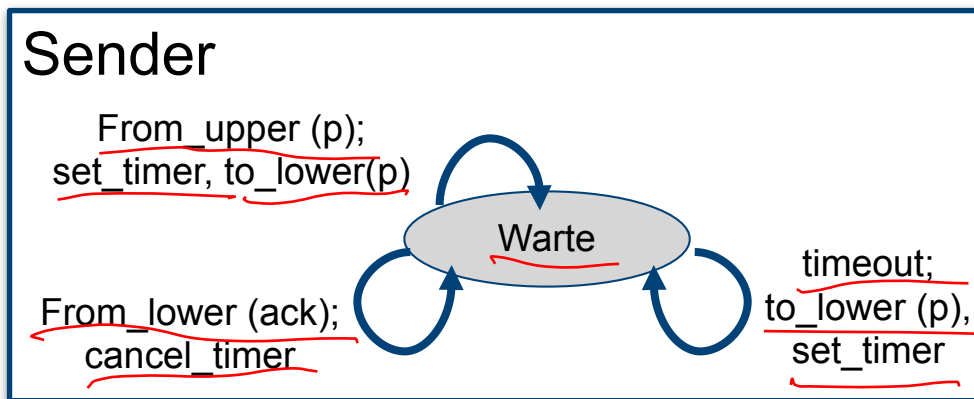


to_lower, from_lower beinhalten CRC
oder (bei Bedarf) Vorwärtsfehlerkorrektur

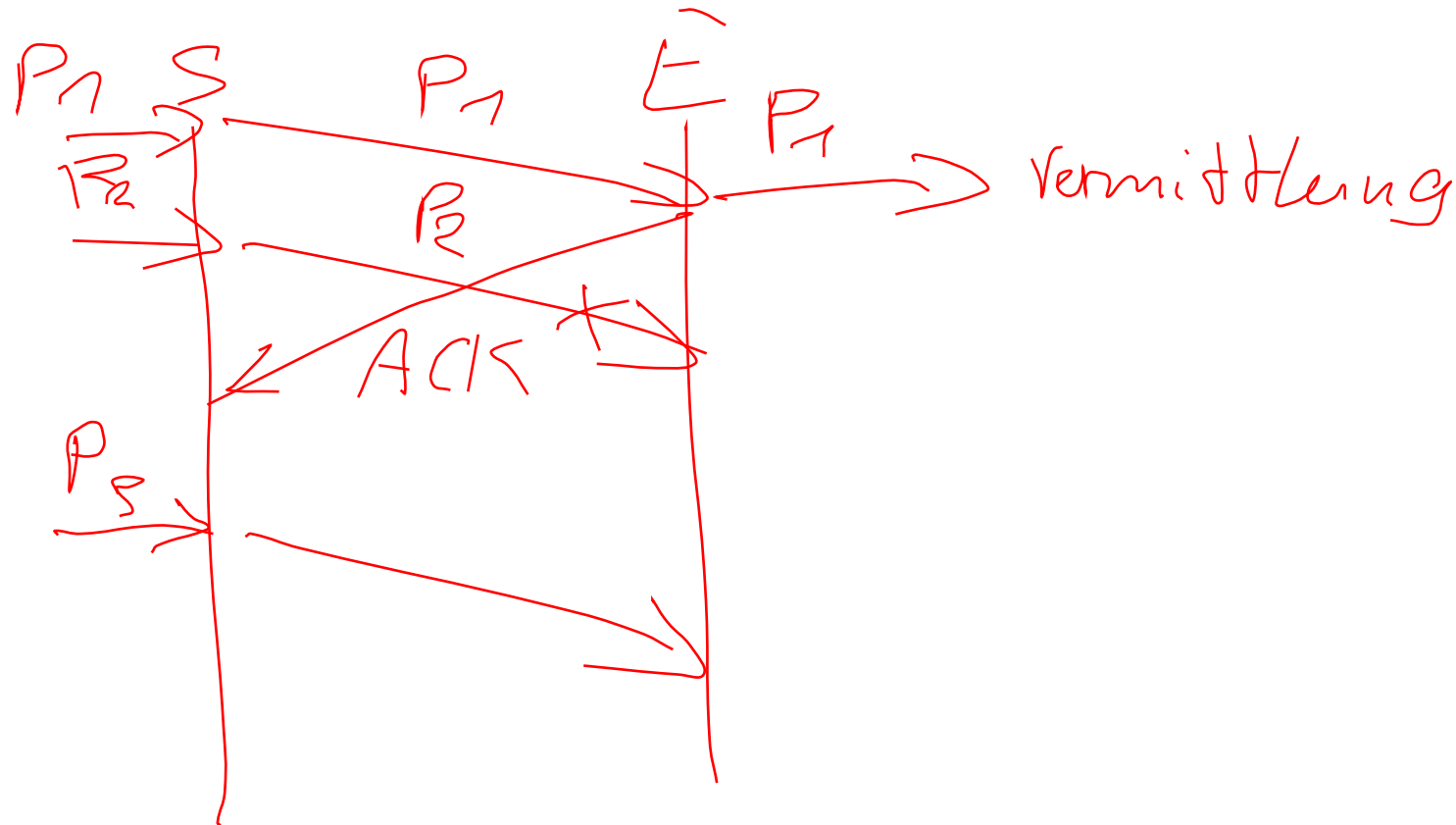
Einfaches Simplex-Protokoll mit Bestätigungen



- Empfänger bestätigt dem Sender den Paketempfang
 - der Sender wartet für eine bestimmte Zeit auf die Bestätigung (acknowledgment)
 - nach Ablauf der Zeit wird das Paket wieder versendet
- erster Lösungsansatz:

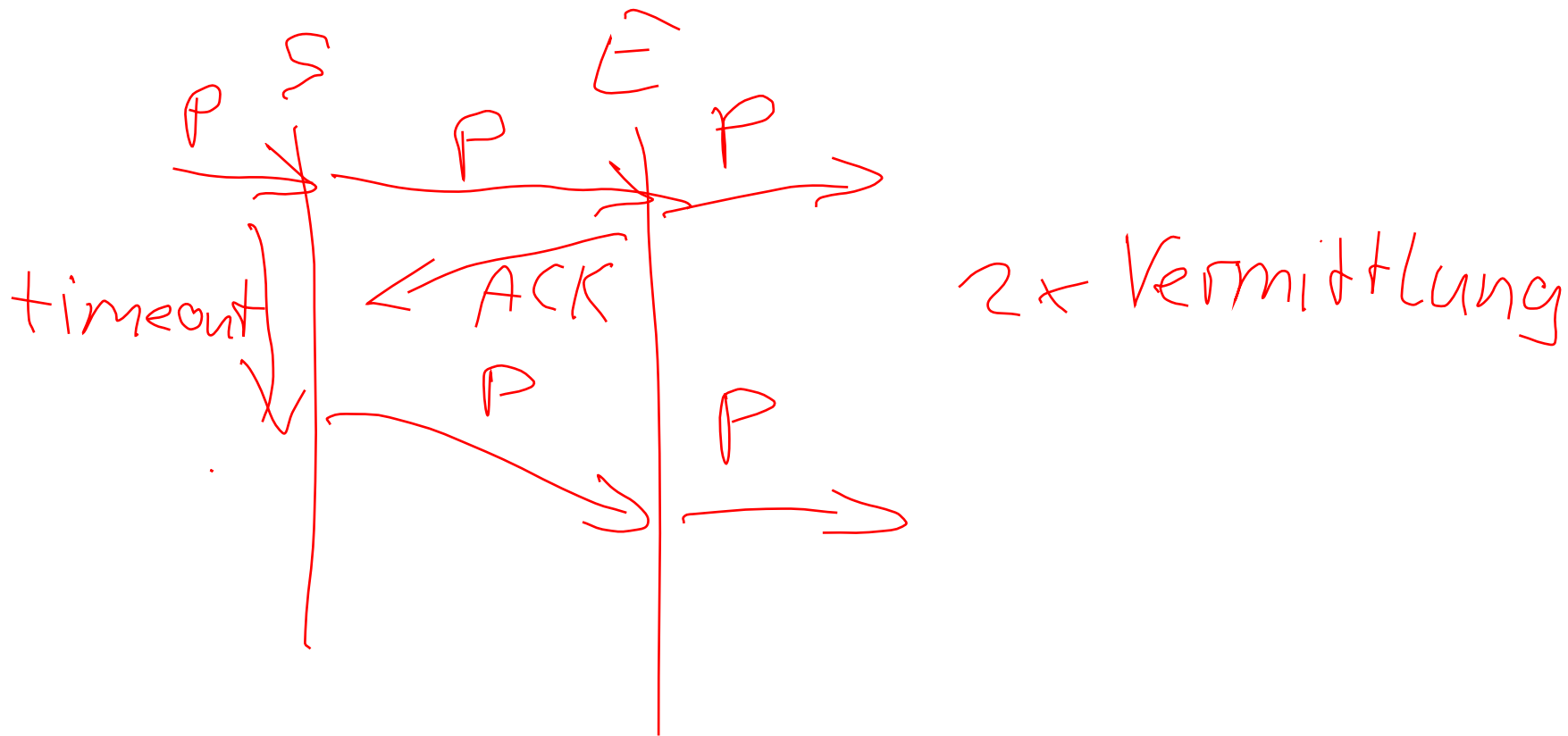


- Problem:
 - Sender ist schneller als Empfänger



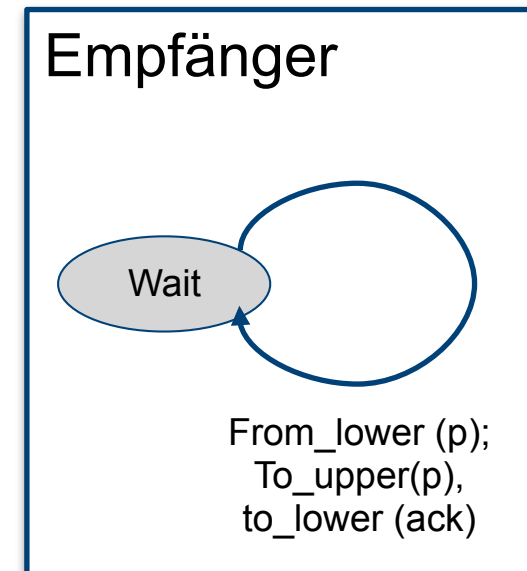
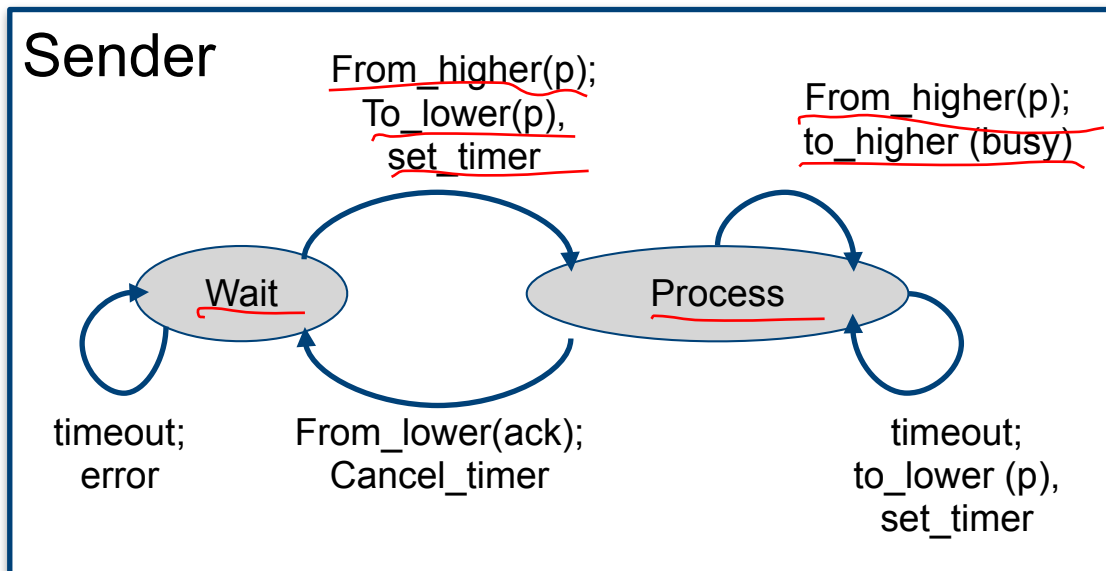
- Probleme

- Was passiert, wenn Bestätigungen verloren gehen?

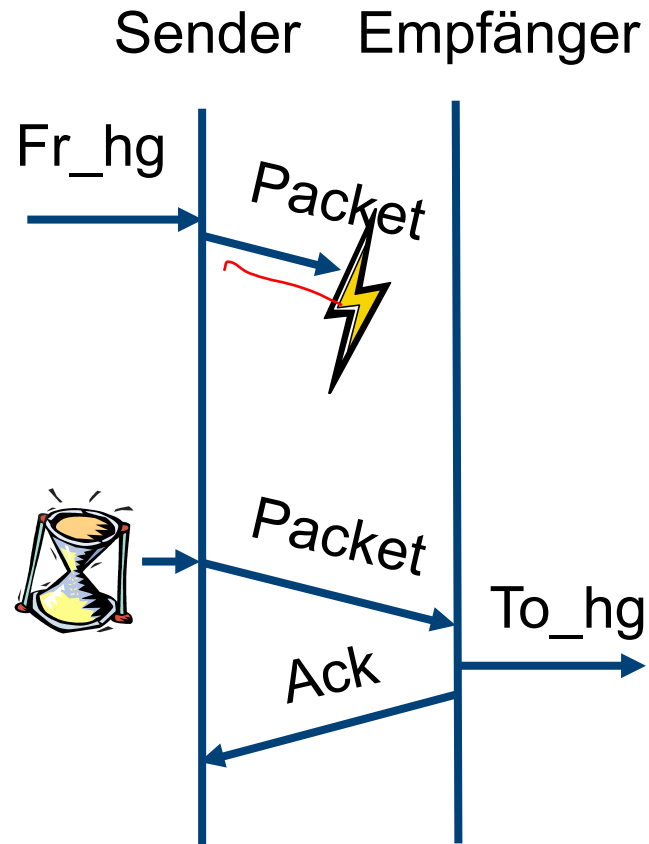
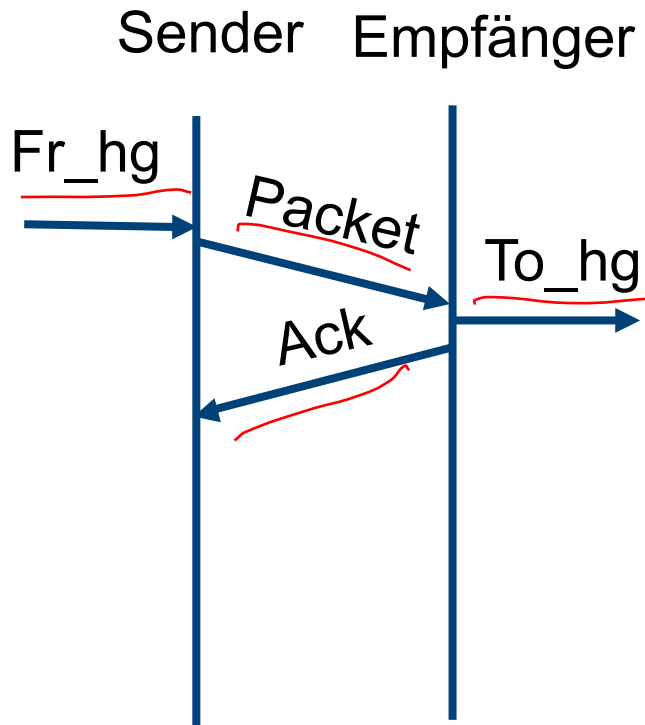


2. Versuch

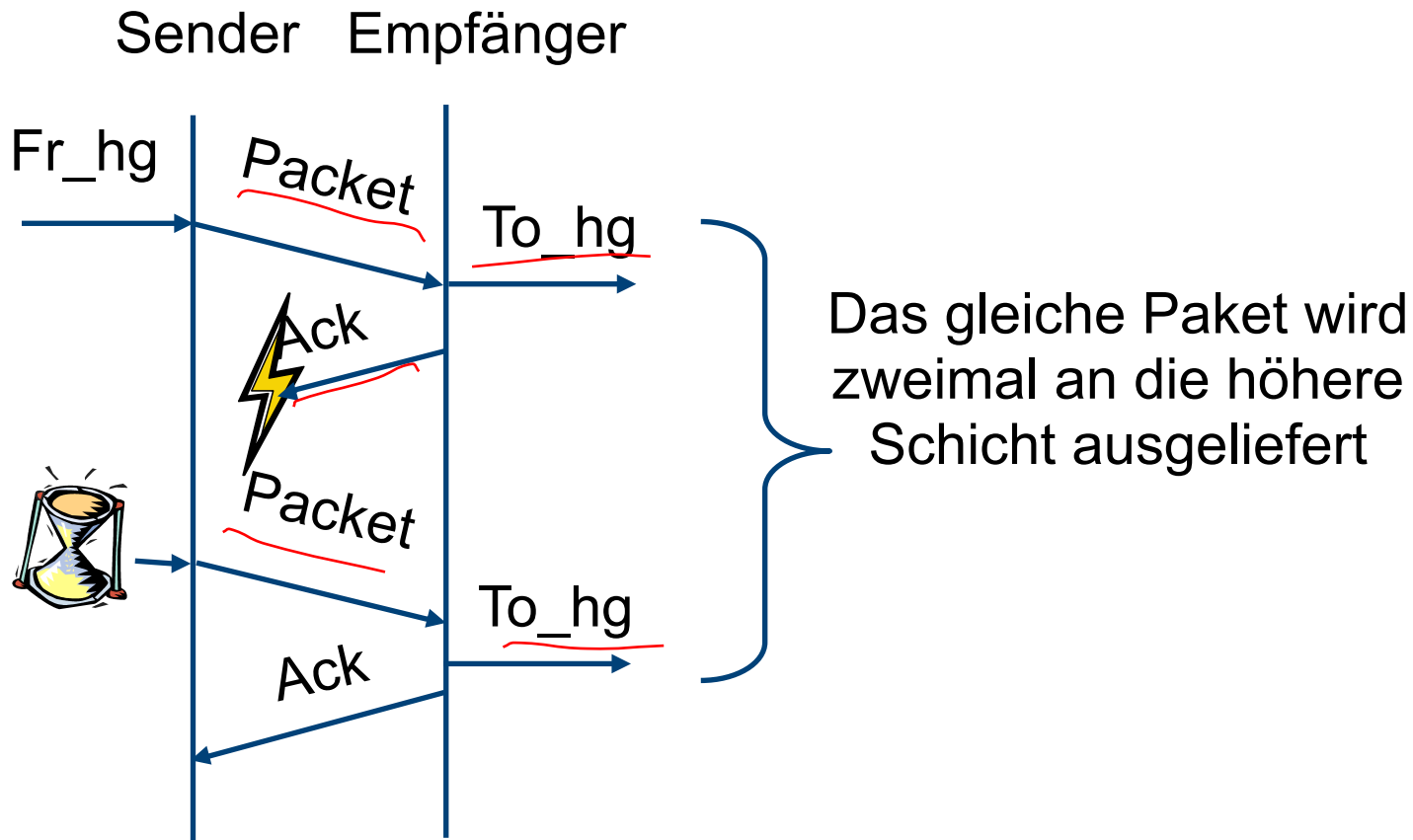
- Lösung des Problems „schnellerer Sender als Empfänger“
 - Ein Paket nach dem anderen



- Protokoll etabliert elementare Flusskontrolle

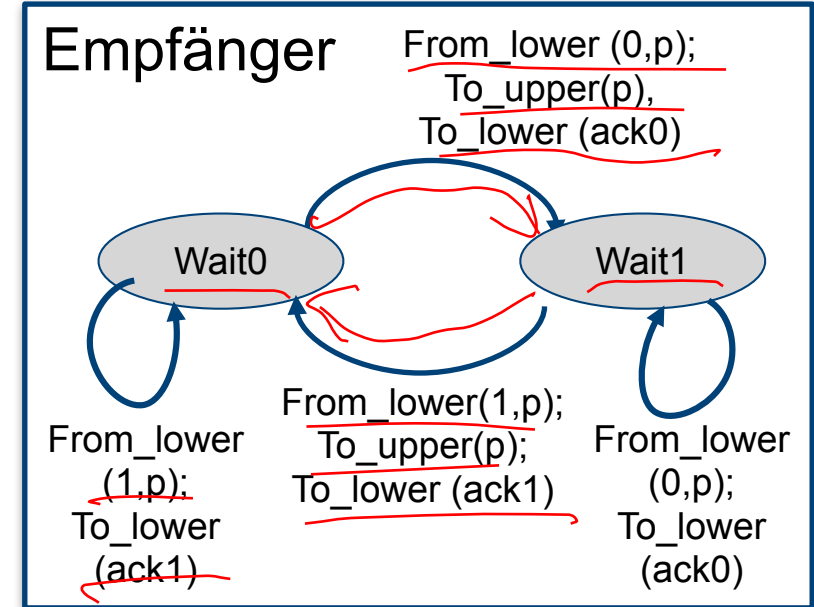
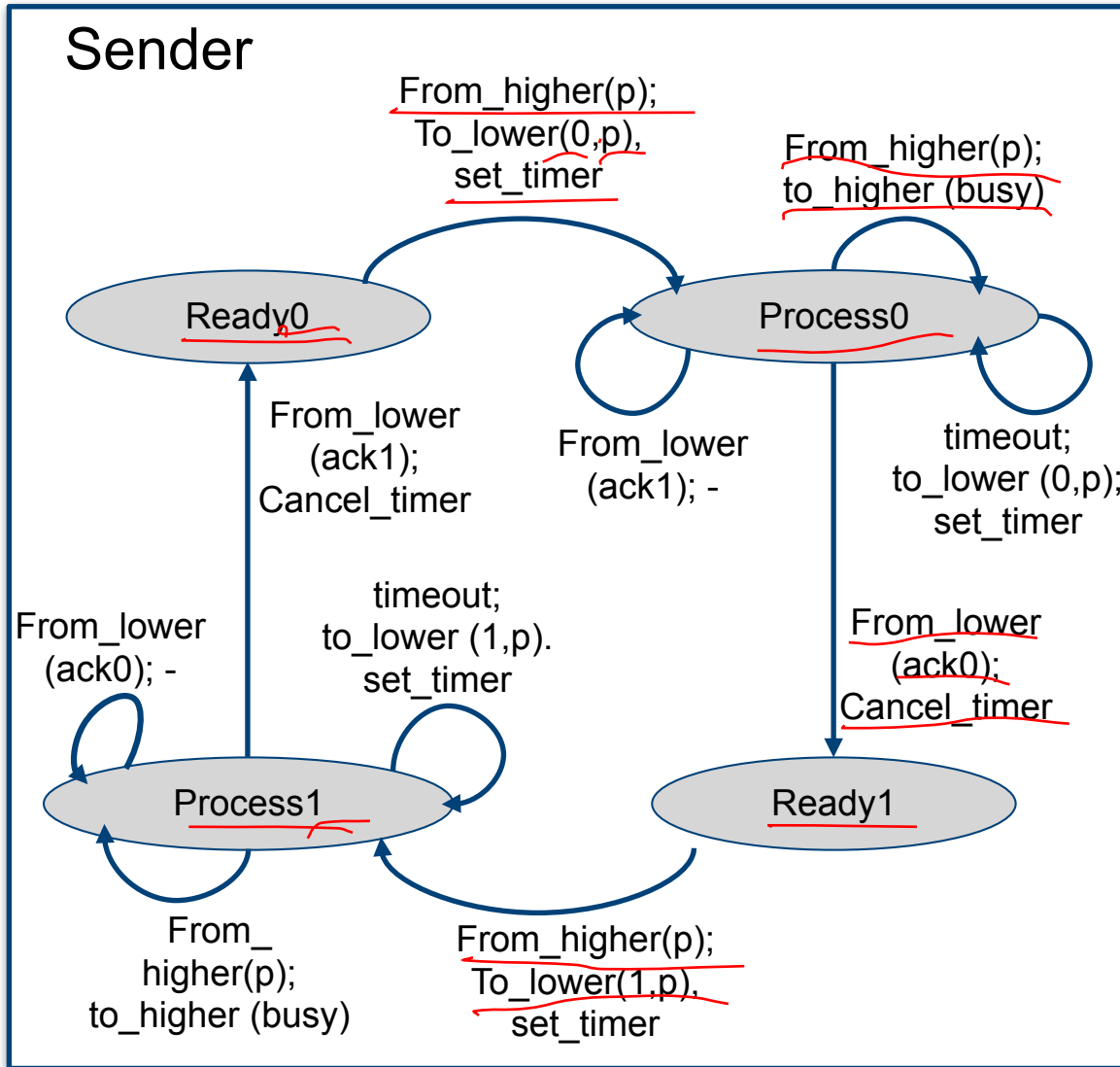


- 2. Fall: Verlust von Bestätigung

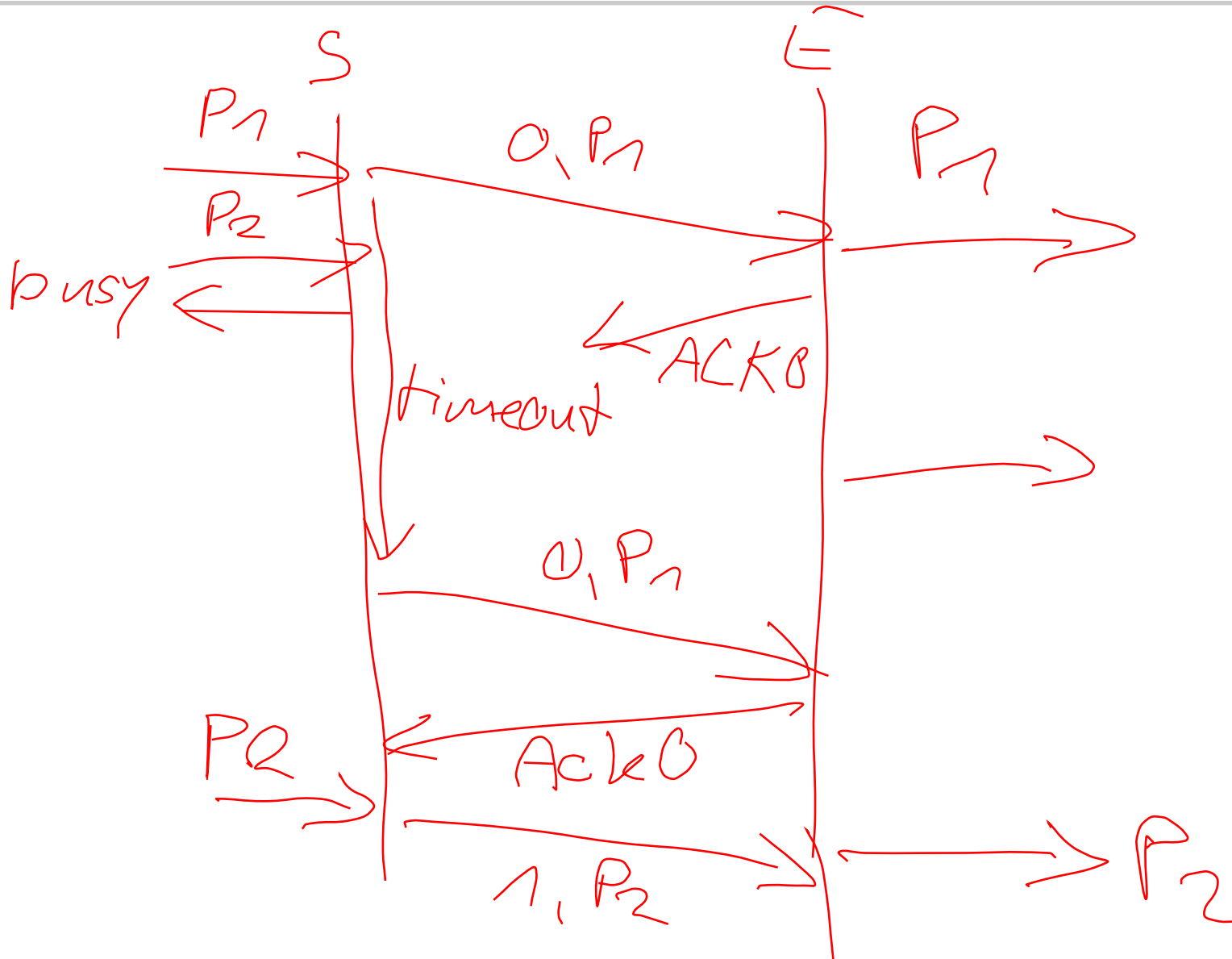


- Sender weiß bei fehlender Bestätigung nicht, ob das Paket oder die Bestätigung verloren ging
 - Paket muss neu versendet werden
- Empfänger kann nicht zwischen Paket und redundanter Kopie eines alten Pakets unterscheiden
 - Zusätzliche Information ist notwendig
- Idee:
 - Pakete erhalten Sequenznummer zur Unterscheidung beim Empfänger
 - Sequenznummer ist im Header jedes Pakets
 - hier: nur 0 oder 1
- notwendig in Paket und Bestätigung
 - In der Bestätigung wird die Sequenznummer des letzten korrekt empfangenen Pakets mitgeteilt (reine Konvention)

3. Versuch: Bestätigung und Sequenznummern



3. Versuch: Beispiel



3. Version

Alternating Bit Protocol

- Die 3. Version ist eine korrekte Implementation eines verlässlichen Protokolls über einen gestörten Kanal
 - Alternating Bit Protokoll
 - aus der Klasse der Automatic Repeat reQuest (ARQ) Protokolle
 - beinhaltet auch eine einfache Form der Flusskontrolle
- Zwei Aufgaben einer Bestätigung
 - Bestätigung, dass Paket angekommen ist
 - Erlaubnis ein neues Paket zu schicken

■ Effizienz η

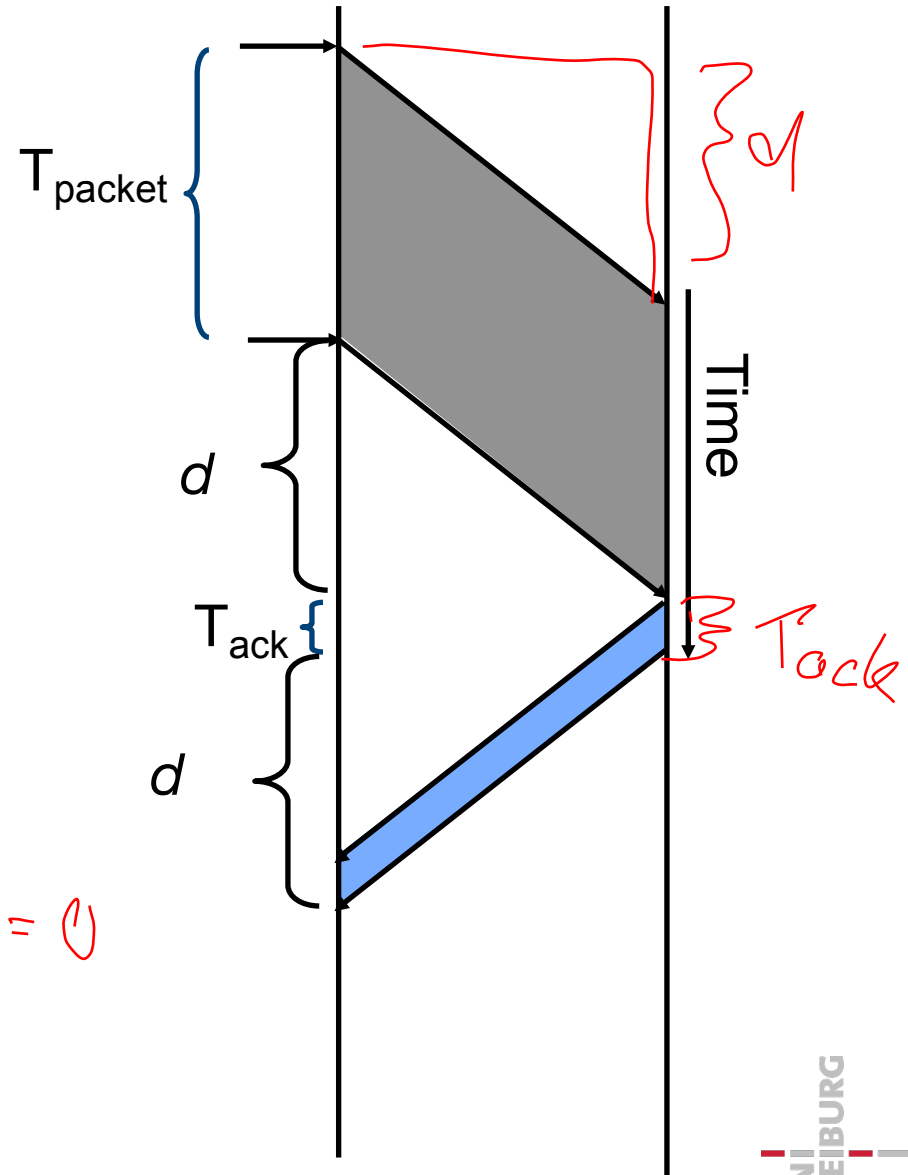
- Definiert als das Verhältnis zwischen

- der Zeit um zu senden
- und der Zeit bis neue Information gesendet werden kann
- (auf fehlerfreien Kanal)

- $\eta = T_{\text{packet}} / (T_{\text{packet}} + d + T_{\text{ack}} + d)$

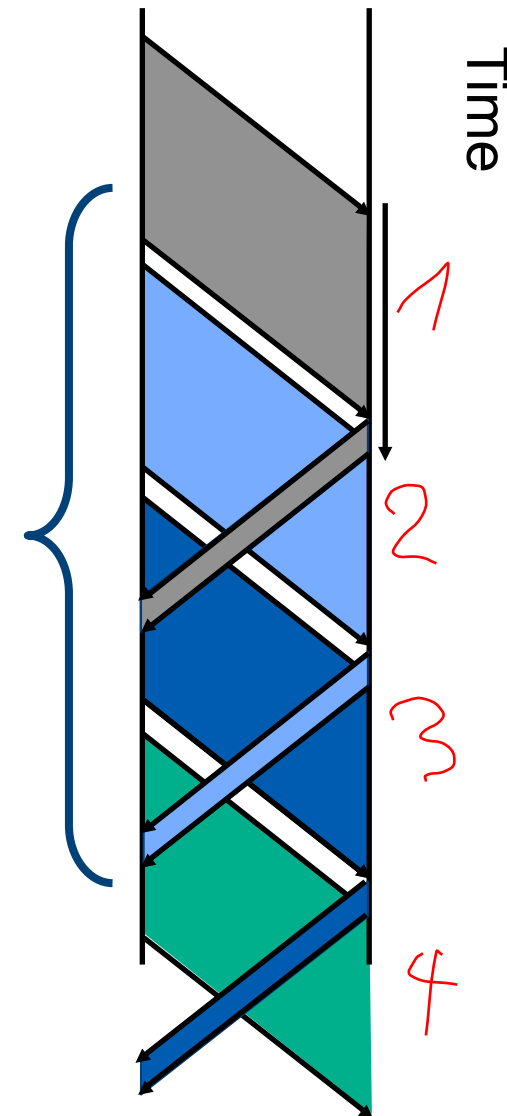
■ Bei großen Delay ist das Alternating Bit Protocol nicht effizient

$\eta = 1$ für $d = 0$, $T_{\text{ack}} = 0$



- Durchgehendes Senden von Paketen erhöht Effizienz
 - Mehr “ausstehende” nicht bestätigte Pakete erhöhen die Effizienz
 - “Pipeline” von Paketen
- Nicht mit nur 1-Bit- Sequenznummer möglich

Sender ist immer aktiv:
Hohe Effizienz



0 1 2 | 3 4 5 | 6

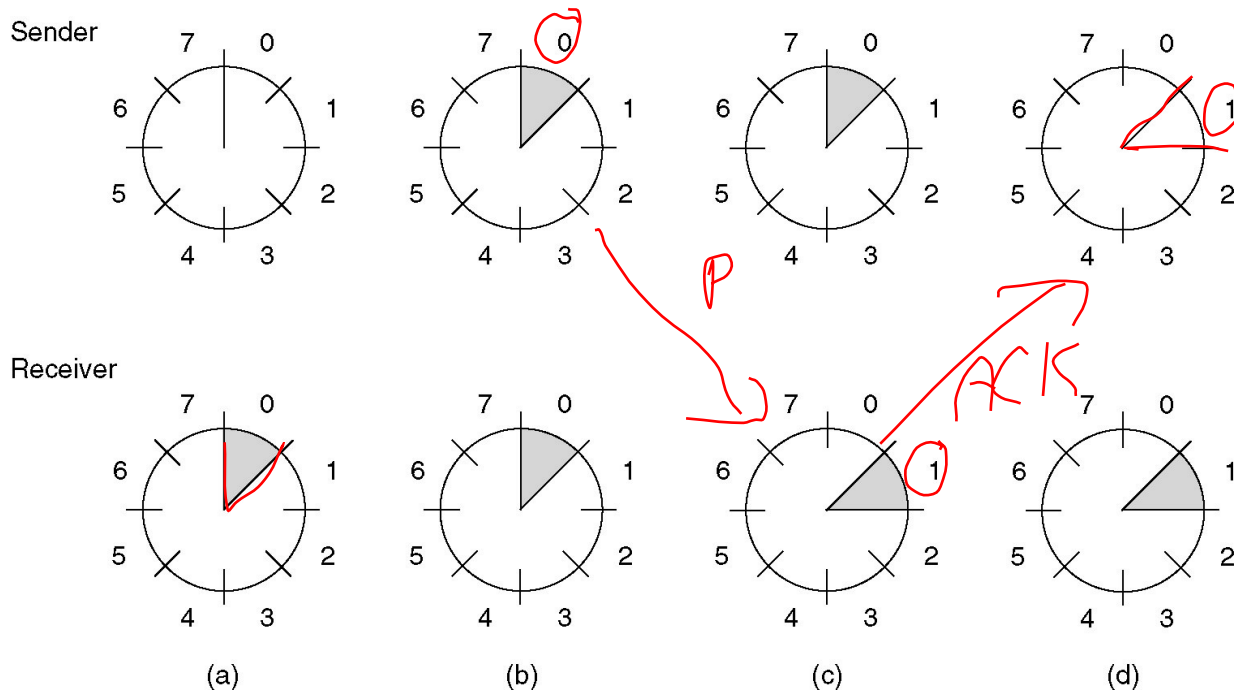
- Der Raum für Sequenznummern wird vergrößert
 - auf n Bits oder 2^n Sequenznummern
- Nicht alle davon können gleichzeitig verwendet werden
 - auch bei Alternating Bit Protocol nicht möglich
- “Gleitende Fenster” (sliding windows) bei Sender und Empfänger behandeln dieses Problem
 - Sender: Sende-Fenster
 - Folge von Sequenznummer, die zu einer bestimmten Zeit gesendet werden können
 - Empfänger: Empfangsfenster
 - Folge von Sequenznummer, die er zu einer bestimmten Zeit zu akzeptieren bereit ist
 - Größe der Fenster können fest sein oder mit der Zeit verändert werden
 - Fenstergröße entspricht Flusskontrolle

0 1 2 3 4 5 6

Empfangspuffer

23

- “Sliding Window”-Beispiel für $n=3$ und fester Fenstergröße = 1
- Der Sender zeigt die momentan unbestätigten Sequenznummern an
 - Falls die maximale Anzahl nicht bestätigter Frames bekannt ist, dann ist das das Sende-Fenster



- Initial: Nichts versendet
- Nach Senden des 1. Frames mit Seq.Nr. 0
- Nach dem Empfang des 1. Frame
- Nach dem Empfang der Bestätigung

■ Annahme:

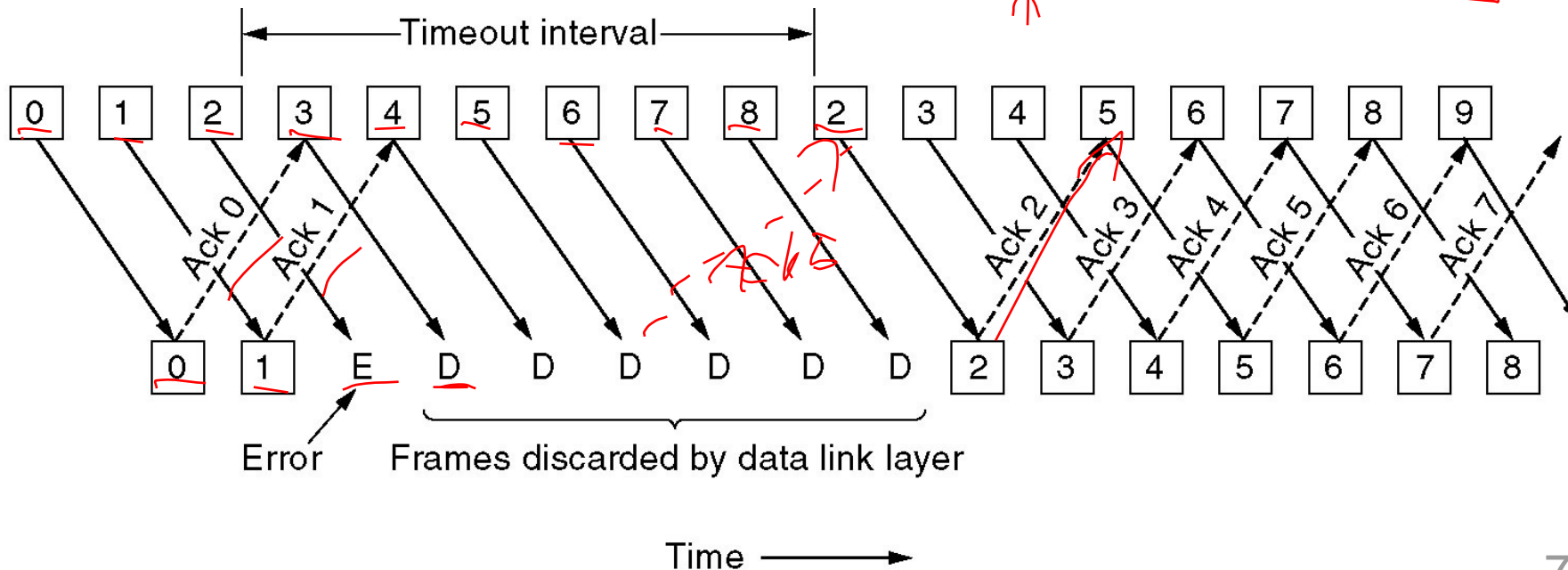
- Sicherungsschicht muss alle Frames korrekt in der richtigen Reihenfolge verschicken
- Sender "pipelined" Paket zur Erhöhung der Effizienz

Sendefenster = 7

■ Bei Paketverlust:

- werden alle folgenden Pakete ebenfalls fallen gelassen

0 1 2 3 4 5 6 7 8 9 10



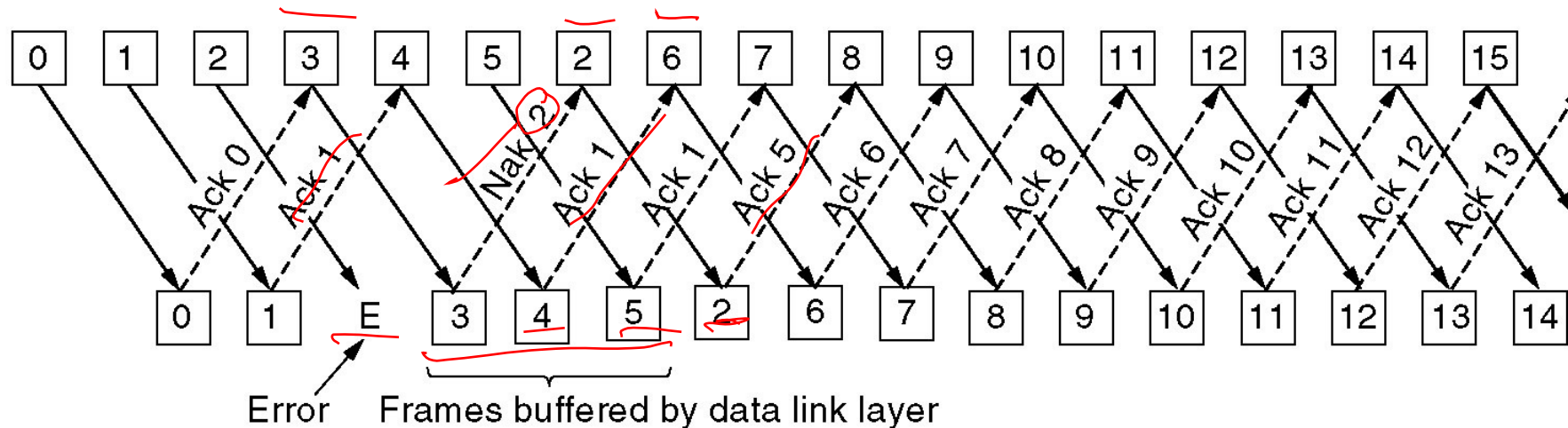
- Mit Empfangsfenster der Größe 1 können die Frames, die einem verlorenen Frame folgen, nicht durch den Empfänger bearbeitet werden
 - Sie können einfach nicht bestätigt werden, da nur eine Bestätigung für des letzte korrekt empfangene Paket verschickt wird
- Der Sender wird einen “Time-Out” erhalten
 - Alle in der Zwischenzeit versandten Frames müssen wieder geschickt werden
 - “Go-back N” Frames!
- Kritik
 - Unnötige Verschwendung des Mediums
 - Spart aber Overhead beim Empfänger

Selektierte Wiederholung

- Angenommen

- der Empfänger kann die Pakete puffern, welche in der Zwischenzeit angekommen sind
- d.h. das Empfangsfenster ist größer als 1

- Beispiel



- Der Empfänger informiert dem Sender fehlende Pakete mit negativer Bestätigung
- Der Sender verschickt die fehlenden Frames selektiv
- Sobald der fehlende Frame ankommt, werden alle (in der korrekten Reihenfolge) der Vermittlungsschicht übergeben

- Simplex
 - Senden von Daten in eine Richtung
- Duplex
 - Senden von Daten in beide Richtungen
- Bis jetzt:
 - Simplex in der Vermittlungsschicht
 - Duplex in der Sicherungsschicht
- Duplex in den höheren Schichten
 - Nachrichten und Datenpakete separat in jeder Richtung
 - oder Rucksack-Technik
 - Die Bestätigung wird im Header eines entgegen kommenden Frames gepackt

 Piggyback

